

Fundador e investigador titular del Cemisid, profesor titular de la ULA, Departamento de Electrónica y Comunicaciones; ha ejercido la docencia y conducido investigaciones en el área de sistemas digitales, sistemas distribuidos y arquitectura de procesadores desde 1969. Es miembro del área de sistemas distribuidos sinérgicos y de microelectrónica reconfigurable. Actualmente trabaja en temas de computación ubicua basados en tecnología *Jini* de Sun Microsystems. El Profesor Páez ha sido el líder disciplinario del CEMISID desde su fundación y es autor de: *Sistemas Microcomputarizados (1985)*, *Mandamientos de Tijeretas (1993)*, *Puntos sobre la Û (1996)*; *Del Protocolo del Cenáculo al de la V República (1999)* y co-editor de *Computación Paralela y Distribuida (1996)*.

ESTUDIOS:

Año Sabático en Georgia Institute of
Technology,
Computer Science Master Program Georgia,
USA, 1981.
Master of Science in Electrical
Engineering, University
of Illinois, Champaign-urbana, USA, 1973.
Ingeniero Electricista, Universidad de los Andes,

Mérida, Venezuela, 1969.
Bachillerato en Ciencias, Colegio
Gonzaga, Maracaibo, Venezuela, 1964.
Primaria, Colegio San José, Mérida y Gonzaga,
Maracaibo, Venezuela, 1959.

PROFESION:

Profesor Titular (1985) Jubilado (1994) ULA.
Investigador Titular y Director del CEMISID-
ULA
(1985).

paezch@cemisid.ing.ula.ve
Teléfono: 58 - 274 - 2402914 (Cemisid)

